

數位IC設計工程師

職務定義

在半導體產業中，負責連續性訊號積體電路及電路邏輯系統的設計、管理、改良的技術者

工作內容

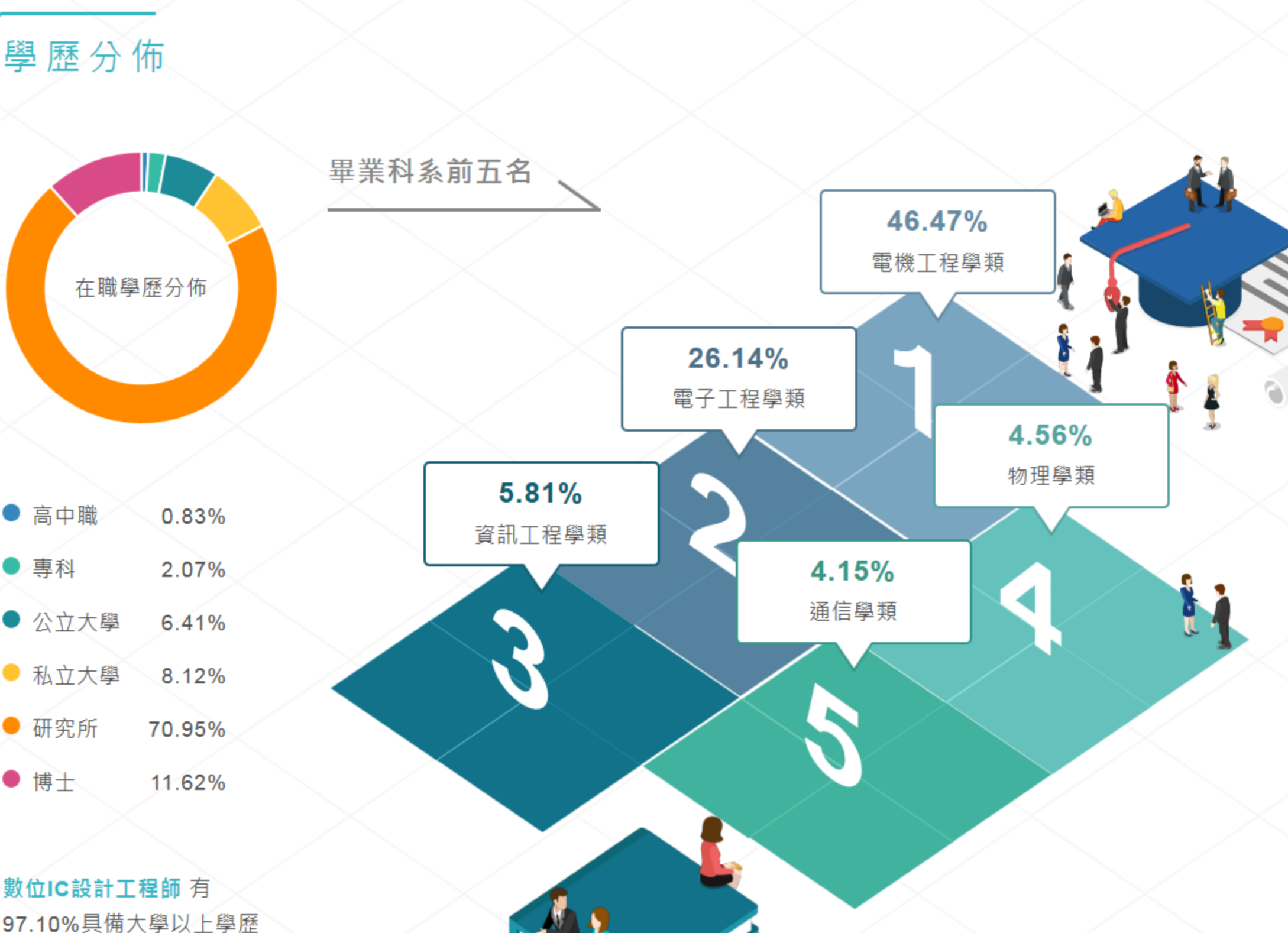
- 系統層級的設計及驗證
- RTL 設計及驗證
- 邏輯合成、產生閘電路
- 實體或佈局設計 (Layout)
- 送出佈局資料庫至光罩廠進行光罩製作
- 針對低功耗、低電壓、縮小面積、系統速度方面進行研究
- 針對數位IC設計、管理及設備採購作業，提供技術性建議及相關諮詢

相似職務

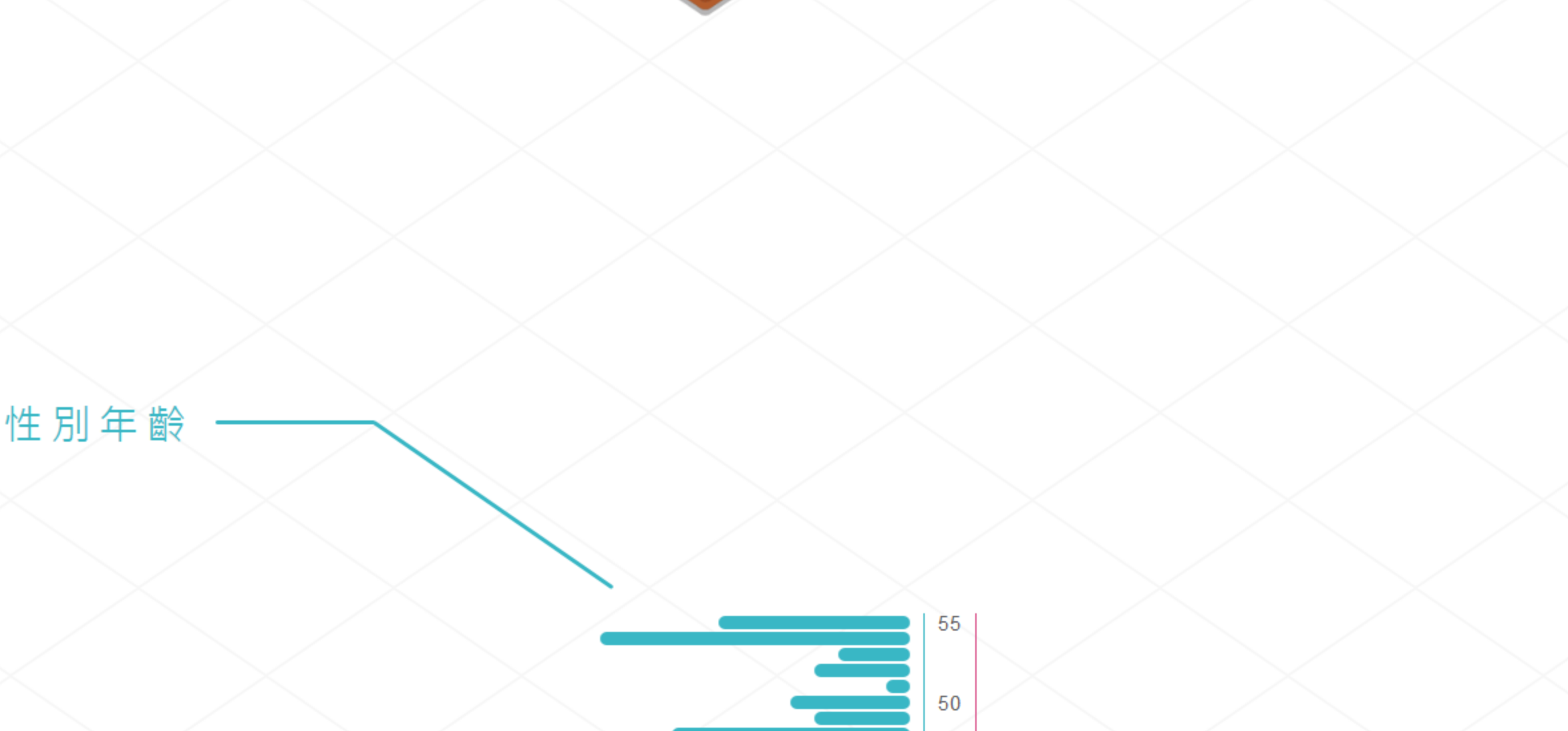
IC設計工程師、半導體設計工程師、積體電路設計工程師、Digital IC Design Engineer、多媒體 IC設計工程師



關鍵職能

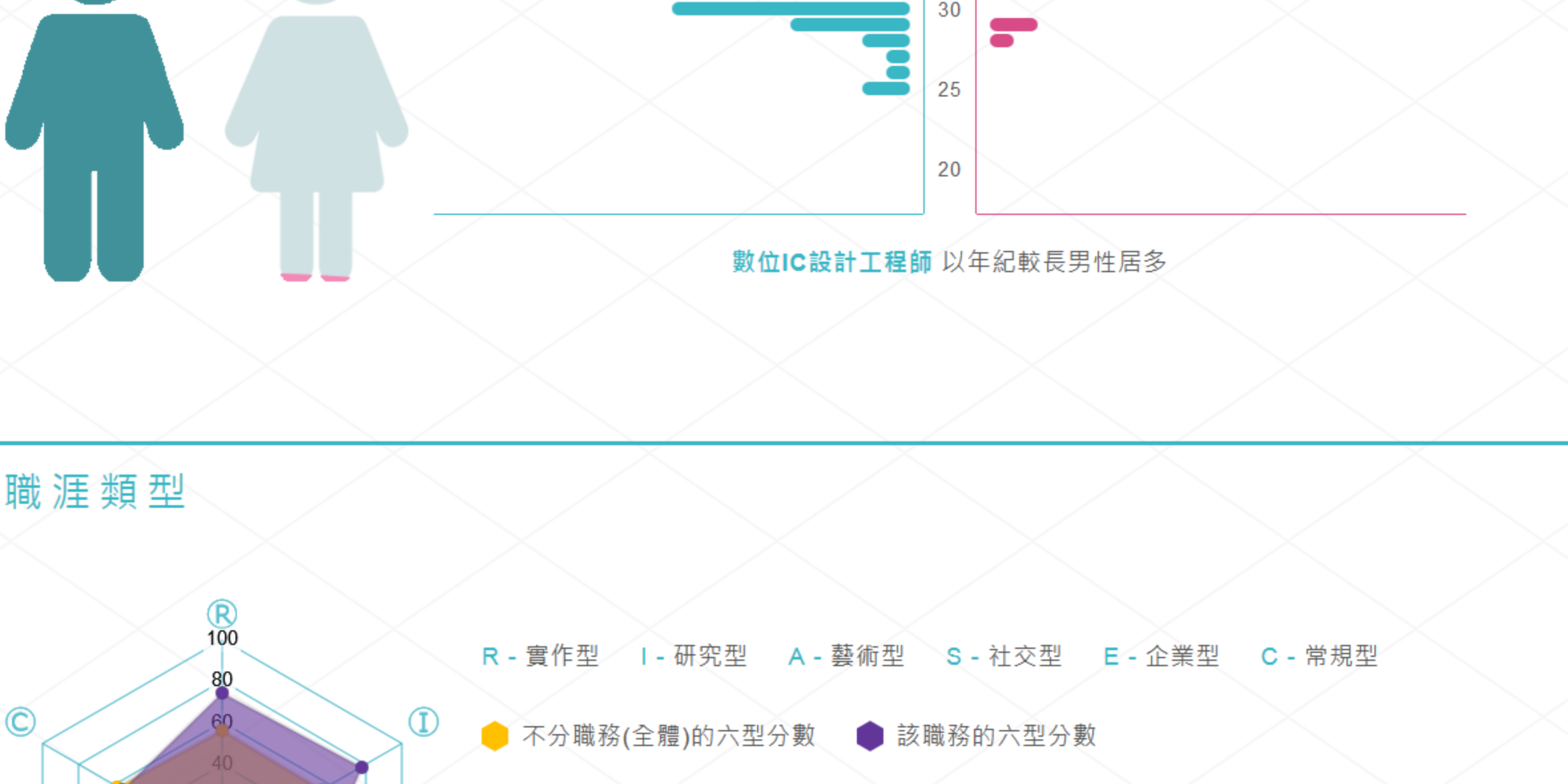


學歷分佈



數位IC設計工程師有 97.10%具備大學以上學歷

性別年齡



職涯類型



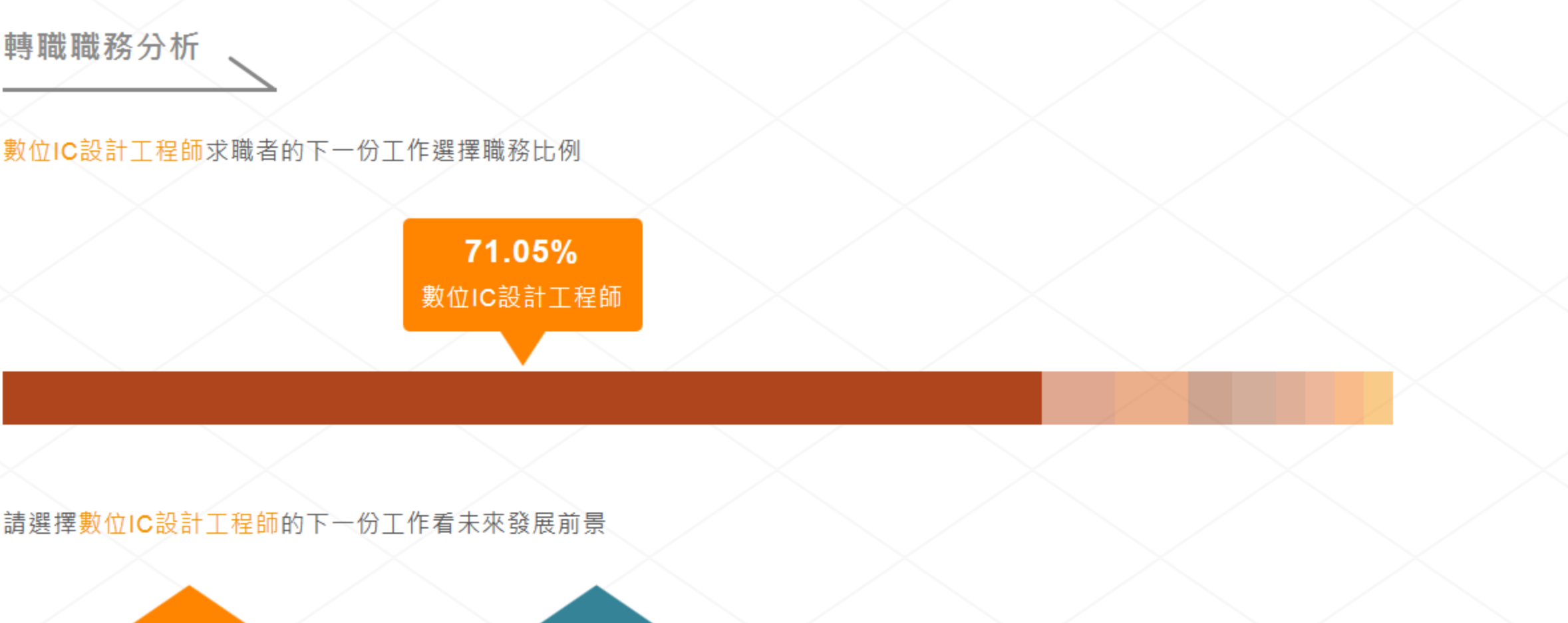
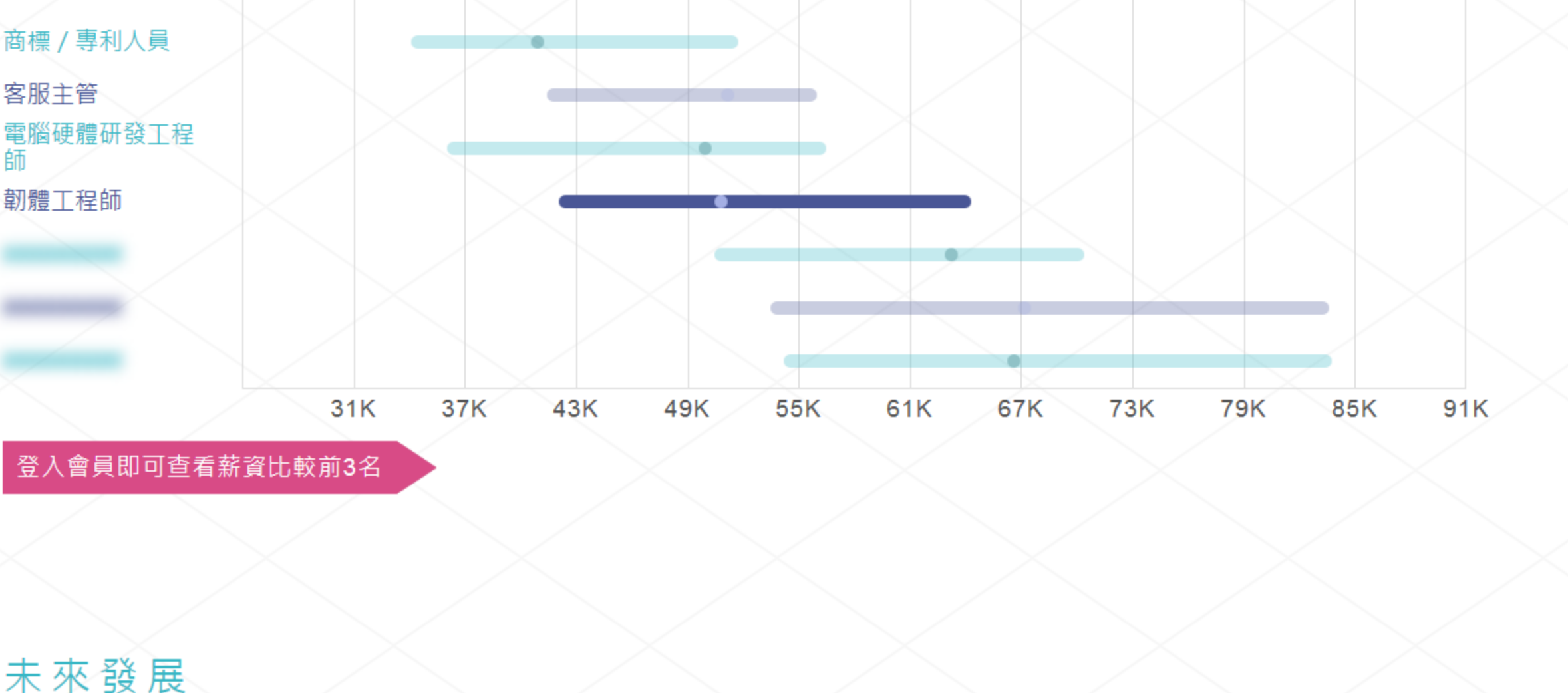
職務能力



未來發展



轉職職務分析



工作甘苦談



熱門職缺

